

研究生工作部/研究生院

二 二 年八月

2020

.....

0802

.....

0802

.....

0810

.....

0810

.....

0839

.....

0839

.....

0804

.....

0804

.....

2020
0802

1993

2006

2013

2019

"

"

"

"

2

7000

"

"

1.

"

"

2.

3.

4.

1.

2.

3.

4.

5.

6.

3

6

			2	36	1	5
			3	48 24 24	1	
			3	48	1	3
			3	48	1	
			3	48	1	
			3	48	1	
			3	48	1	3
			3	48	1	
			3	48	1	
			3	48	1	
			1	10	1 2	3
			1	1	1 2	
			1			
			1	18	1	2
			2	32	1	
			2	32	1	
16		11	3			

0802

1993

2006

2013

2019

" " " "

2

7000

" "

1.

" "

2.

3.

4.

1.

2.

3.

4.

5.

6.

5

8

1.

2.

45 ()

30

7

			1	18	1	3
			1	18	1	

			2	36	5	9
			2	36	2	
			3	64	1	
			1	32	2	
			3	48	5	
				24		
				24		
		1 5 2 1	3	48	1	9
			3	48	1	
	/		3	48	1	
			3	48	5	
			3	48	5	
			3	48	5	
			3	48	5	
		5 1	1	16	1	9
			3	48	1	
			3	48	1	
			3	48	2	
			3	48	2	
			3	48	2	
			3	48	5	
			3	48	5	
			3	48	5	
			3	48	5	
			3	48	5	
			2	32	2	7
			1	10	3	
			1		3	
			1		5	
			1		5	
			1			
			2	32	1	5
			1	16	1	
			2	32	1	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
	1-2					
	1					1
			1	16	5	2
			2	32	5	

T€Žò Š⁰⁸¹⁰ -?- > r -65

1985

1993 1996

2003

"

"

2005

2011 "

"

"

"

2013

		3	48	1	
		3	48	1	
		3	48	1	3
		3	48	1	
		3	48	1	
		3	48	1	
		3	48	2	
		1	8	3 4	3
		1		3 4	
		1		3 4	
		1	18	1	2
		2	32	1	
		2	32	1	
		2	32	1	
		2	32	1	
		2	32	2	
		2	32	2	
	16	11	3		

0810

		5 1		3	48	1	9
				3	48	1	
				3	48	1	
				3	48	1	
				3	48	1	
				3	48	5	
				3	48	5	
				3	48	5	
		5/6 1		3	48	1	9
				3	48	1	
				3	48	1	
				3	48	1	
				3	48	1	
				3	48	1	
				3	48	2	
				3	48	2	
				3	48	2	
				3	48	2	
				3	48	5	
				3	48	5	
				3	48	5	
				3	48	5	
				3	48	6	
					2	32	
			2	32	2		

			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
			2	32	2	
	Internet		2	32	2	
	DSP		2	32	2	
			2	32	2	
	MEMS		2	32	2	
1-2						
	1					1
			1	18	5	2
			2	32	5	
			2	32	5	
			2	32	5	
			2	32	6	
			2	32	6	
45		30				

			2	36	1	5
			3	48	1	
				24		3
			3	48	1	
			3	48	1	

			1	18	1	3	
			1	18	1		
			2	36	5		
				2	36	2	9
				3	64	1	
				1	32	2	
				3	48	5	
			24	24			
			3	48	1	9	
			3	48	1		
			3	48	1		
			3	48	1		
			3	48	5		
			3	48	5		
			3	48	5		
			3	48	1	9	
			3	48	2		
			3	48	2		
			3	48	1		
			3	48	2		
			3	48	1		
			3	48	5		
			3	48	5		
			3	48	5		
			3	48	5		
			1	16	2	1	
			1	16	2		
			1	16	2		
			1	10	1 2	4	
			1		3		
			1		3 4		
			1		3 4		
				1		5	2
				1		5	
			2	32	1	6	
	UML		2	32	2		
			2	32	2		
			2	32	2		
	Web		2	32	1		
			2	32	2		
			2	32	2		
			2	32	2		
			2	32	2		

			2	32	1	
			2	32	2	
			2	32	1	
			2	32	1	
			2	32	2	
			2	32	2	
			2	32	1	
			2	32	2	
	Web		2	32	2	
			2	32	1	
			2	32	5	2
			2	32	5	
			2	32	5	
			2	32	6	
			2	32	5	
			2	32	6	
	1-2					
	1				1	1
	46	30				
()						

0804

				2					
2				21		33	"		
"			"		"	"		"	"
"		"	"	"	"	"		"	"
	"		1		2		1		"
	"		5						

100

5000

10

			3	48	2
			3	48	3
			3	48	1
			3	48	1
			3	48	2
			3	48	2
			1	18	
			2	32	1
			2	32	1
			2	32	1
			2	32	1
			2	32	1
			2	32	1
			2	32	2
			2	32	2
			2	32	2
			2	32	2
			1	16	1
		10	1		
			1		2
			1		
17		11			

			2	36	2	
			3	64	1	
			1	32	2	
			2	36	5	
			3	48 24 24	5	
			3	48	1	9
			3	48	1	
			3	48	2	
			3	48	3	
			3	48	3	
			3	48	3	
			3	48	3	
			3	48	2	9
			3	48	1	
			3	48	1	
			3	48	1	
			3	48	2	
			3	48	2	
			3	48	3	
			1	18		8
			2	32	1	
		2	32	1		
		2	32	1		
		2	32	1		
FPGA		2	32	1		
		2	32	1		
		2	32	1		
		2	32	2		
		2	32	2		
		2	32	2		
DSP		2	32	2		
		2	32	2		
		2	32	3		
		2	32	3		
		2	32	3		
		2	32	3		
		2	32	3		
		2	32	3		
		2	32	3		
	1-2					
		1	16	3	1	
			2	32	2	7
			1	16	2	
			1		3	

		1		2	
	1	1	10	8	
		1		8	

